

Objectifs TE2 – AP-RSE

Contrôle d'erreur

- Connaître les critères d'efficacité d'un contrôle d'erreur
- Pouvoir expliquer et appliquer les techniques de parité simple et croisée
- Savoir calculer le rendement d'un code détecteur/correcteur
- Savoir citer les avantages des codes polynomiaux
- A partir d'un polynôme générateur $G(x)$ donné, être capable de calculer des mots de code
- A partir d'un polynôme générateur $G(x)$ donné, être capable de détecter des erreurs sur une trame

Ethernet, Hubs et Switchs

- Savoir interpréter le contenu des champs de l'en-tête Ethernet
- Pouvoir expliquer le fonctionnement des adresses MAC
- Pouvoir expliquer le fonctionnement du contrôle d'erreur d'Ethernet
- Pouvoir décrire le fonctionnement d'un hub, sa topologie et la couche à laquelle il correspond
- Pouvoir décrire le fonctionnement d'un switch, sa topologie et la couche à laquelle il correspond
- Comprendre le remplissage et le fonctionnement d'une table de filtrage
- Savoir définir full-duplex et half-duplex